

APPENDIX D

```
/*d1*/      void function(void)
/*d2*/
5   /*d3*/      ...
/*d4*/      critical_function();
/*d5*/      ...
/*d6*/      #pragma asm
/*d7*/      pop A
10  /*d8*/      XRL A, #F1h
/*d9*/      JNZ OS_killcard
/*d10*/     pop A
/*d11*/     XRL A, #05h
/*d12*/     JNZ OS_killcard
15  /*d13*/     #pragma endasm
/*d14*/     ...
/*d15*/ }
```

  

```
/*d16*/     void critical_function(void)
20  /*d17*/ {
/*d18*/     ...
/*d19*/     #pragma asm
/*d20*/     pop A
/*d21*/     mov R7,A
25  /*d22*/     pop A
/*d23*/     mov R6,A
/*d24*/     push #05h
/*d25*/     push #F1h
/*d26*/     mov A,R6
30  /*d27*/     push A
/*d28*/     mov A,R7
/*d29*/     push A
/*d30*/     #pragma endasm
/*d31*/     ...
35  /*d32*/ }
```